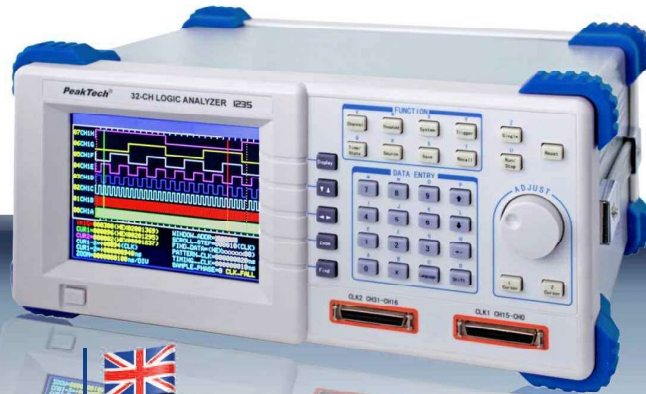


PeakTech® 1235



Dieser Digital-Logik-Analysator verfügt über grundlegende Funktionen, einfache Bedienung und eine neue Art von Messdatenerfassung zur Beobachtung und Messung von Signalen in digitalen Informationsprozessen. Somit ermöglicht das Gerät die Konzeption und Fehlerbehebung in digitalen Systemen, wie z. B. Übertragungsverzögerungen zu analysieren und das Ergebnis der Informationsverarbeitung der digitalen Schaltung und Bus-Technik darzustellen.

- 15 cm (5,7) Farb-LCD-Anzeige
- 32 Eingangskanäle
- 256 k Punkte Speichertiefe pro Kanal
- Gleichzeitige Darstellung von 8 Zeitverläufen
- FPGA und SOPC Logik-Technik
- Start, Trigger und Verzögerungsoption zur effektiven Datenerfassung
- Hard- und Software Debugging-Tool für MCUs
- Zwei externe Taktgeber Kanäle
- USB 2.0 und RS-232C-Schnittstelle
- Sicherheit: EN-61010-1
- Zubehör: USB-Kabel, Netzkabel, Logik-Tastköpfe, Software-CD für Windows 2000/XP/VISTA/7 und Bedienungsanleitung



This digital logic analyzer provides basic functions, easy operation and a new type of data acquisition to monitor and measure digital signals into digital information processes. This unit realizes the design and troubleshooting of digital systems, as well as to analyze transmission delays and represent the result of the information processing of the digital circuit and bus technology.

- 15 cm (5,7) color LCD display
- 32 input channels
- 256 k points storage depth
- Simultaneous display of 8 timing wave forms
- FPGA and SOPC logic technology
- Start, trigger and delay for effective data acquisition
- Hardware and software debugging tool for MCUs
- Two external clock channels
- USB 2.0 and RS-232 interface
- Safety: EN-61010-1
- Accessories: USB cable, Power cable, Logic probes, Software CD for Windows 2000/XP/VISTA/7 and Manual

► SPECIFICATIONS

Anzeige / Display	15 cm, 5,7" LCD (320 x 230 Pixel)
Zeitverläufe / Timing wave forms	8 Kanäle / channel
Datenreihe / Data lists	18
Vergrößerung / Zoom	1 : 10; 1 ns/DIV bis / to 45/DIV
<b>Eingang / Input characteristics</b>	
Eingangskanäle / Input channels	32 (2 x 16)
Eingangsbereich / Input range	500 mVpp bis / to 20 Vpp
Eingangswiderstand / Input impedance	> 100 k $\Omega$ ; < 8 pF
Max. Eingangsspannung / Input voltage	40 V DC oder / or ACss/pp
Schwellenspannung / Threshold voltage	6 unabhängig einstellbare Schwellenspannungen / independently adjustable threshold voltages
Einstellbereich / Adjusting range	-6 bis / to +6 V; 0,1 V Auflösung / resolution
<b>Speicher / Storage characteristics</b>	
Abtastung / Sample rate	internal clock; 1 Hz ~ 100 MHz (10 ns - 1 S) / external clock; 1 Hz ~ 3,5 MHz
Speichertiefe / Storage depth	256 k Punkte / points pro Kanal / for each channel
<b>Trigger</b>	
Trigger-Bedingungen / Trigger conditions	32 Bits Triggerauswahl / select
Trigger-Beschränkung / Trigger limit	>, =, <
Ereigniszähler / Event counter	1 ~ 999
Speicherverzögerung / Store delay	1 ~ 256 k
<b>Allgemeine Spezifikationen / General specifications</b>	
Betriebsspannung / Operation voltage	100 ~ 240 V ACeff/rms / 60 Hz
Abmessungen / Dimensions (BxHxT/WxHxD)	340 x 160 x 283 mm
Gewicht / Weight	3 kg